



UNIVERSIDADE FEDERAL DO PARANÁ
SETOR DE TECNOLOGIA
DEPARTAMENTO DE ENGENHARIA ELÉTRICA

PLANO DE ENSINO
Ficha nº 1 (permanente)

Departamento:	ENGENHARIA ELÉTRICA		
Setor:	TECNOLOGIA		
Nome da Disciplina:	Circuitos Lógicos		
Código da Disciplina:	TE209		
Natureza:	Formação Profissionalizante dentro do campo de atuação em Eletrônica e Comunicações		
Tipo:	Obrigatória		
Classificação CNE/CES	Profissionalizante - Tópico V-Circuitos Lógicos		
Periodização:	Semestral		
Carga Horária Total:	60		
Carga Horária Semanal:	Total: 4		
	Teóricas: 2	Práticas: 2	Estágio:
Créditos:	3		
Pré-requisitos:	Não tem		
Co-requisitos:	Não tem		
Ementa:	Sistemas de numeração e códigos. Álgebra Booleana. Portas lógicas. Representação e minimização de funções lógicas. Sistemas digitais combinacionais e seqüenciais. Flip-flops. Registradores e Contadores. Circuitos aritméticos. Dispositivos de Memórias. Famílias lógicas e Circuitos Integrados. Montagem de um detector simples de níveis lógicos. Montagem de circuitos lógicos básicos. Montagem de circuitos combinacionais. Montagem de circuitos lógicos com memória. Montagem de contadores digitais. Montagem de circuitos seqüenciais. Considerações sobre a velocidade de operação dos circuitos digitais.		
Validade:	A partir do ano letivo de 2009.		
Assinatura do Chefe do Departamento de Engenharia Elétrica:		_____ Prof. Ademar Luiz Pastro	