

MODELO DE PLANO DE ENSINO

FICHA Nº 1 (permanente)

Disciplina: Circuitos Lógicos		Código: TE209
Natureza: (x) obrigatória () optativa	Semestral (x) Anual () Modular ()	
Pré-requisito: Não tem.	Co-requisito: Não tem.	
Modalidade: (x) Presencial () EaD () 20% EaD		
C.H. Semestral Total: 60h C.H. Anual Total: C.H. Modular Total: PD: 02 LB: 02 CP: 00 ES: 00 OR: 00 C.H. Semanal: 04h		
<p style="text-align: center;">EMENTA (Unidades Didáticas)</p> <p>Sistemas de numeração e códigos. Álgebra Booleana. Portas lógicas. Representação e minimização de funções lógicas. Sistemas digitais combinacionais e seqüenciais. Flip-flops. Registradores e Contadores. Circuitos aritméticos. Dispositivos de Memórias. Famílias lógicas e Circuitos Integrados. Montagem de um detector simples de níveis lógicos. Montagem de circuitos lógicos básicos. Montagem de circuitos combinacionais. Montagem de circuitos lógicos com memória. Montagem de contadores digitais. Montagem de circuitos seqüenciais. Considerações sobre a velocidade de operação dos circuitos digitais.</p>		
<p style="text-align: center;">BIBLIOGRAFIA BÁSICA (3 TÍTULOS)</p> <p>1) Sistemas Digitais – Princípios e Aplicações. Ronald J. Tocci, Neal S. Widmer e Gregory L. Moss</p> <p>2) Eletrônica Digital– James W. Bignell e Robert Donovan</p> <p>3) Digital Electronics and Design with VHDL – Volnei A. Pedroni, 2008</p>		
<p style="text-align: center;">BIBLIOGRAFIA COMPLEMENTAR (2 TÍTULOS)</p> <p>1) Introdução aos Sistemas Digitais - Milos Ercegovac, Tomas Lang e Jaime Moreno.</p> <p>2) Analysis and design of digital integrated circuits: in deep submicron technology – HODGES, D. A.; JACKSON, H. G, 2004.</p>		
Chefe de Departamento: _____		
Assinatura: _____		

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada