

**MODELO DE PLANO DE ENSINO**  
**FICHA Nº 2 (variável)**

Disciplina: Circuitos Lógicos		Código: TE209
Natureza: ( x ) obrigatória ( ) optativa	Semestral ( x ) Anual ( ) Modular ( )	
Pré-requisito: Não tem.	Co-requisito: Não tem.	
Modalidade: ( x ) Presencial ( ) EaD ( ) 20% EaD		
C.H. Semestral Total: 60h C.H. Anual Total: C.H. Modular Total:  PD: 02 LB: 02 CP: 00 ES: 00 OR: 00 C.H. Semanal: 04h		
<b>EMENTA (Unidades Didáticas)</b>		
Sistemas de numeração e códigos. Álgebra Booleana. Portas lógicas. Representação e minimização de funções lógicas. Sistemas digitais combinacionais e sequenciais. Flip-flops. Registradores e Contadores. Circuitos aritméticos. Dispositivos de Memórias. Famílias lógicas e Circuitos Integrados.		
<b>PROGRAMA (itens de cada unidade didática)</b>		
Sistemas de numeração e códigos. Álgebra Booleana. Portas lógicas. Representação e minimização de funções lógicas. Projeto de circuitos digitais combinacionais (codificadores, decodificadores, multiplexadores e demultiplexadores). Circuitos aritméticos. Flip-flops. Registradores e Contadores. Dispositivos de Memórias. Famílias lógicas e Circuitos Integrados. Prática de laboratório envolvendo projeto de circuitos discretos, combinacionais, sequenciais, contadores síncronos e assíncronos.		
<b>OBJETIVO GERAL</b>		
O aluno deverá ser capaz de fazer análise e síntese de circuitos lógicos.		
<b>OBJETIVO ESPECÍFICO</b>		
Avaliar a compreensão, projeto, e desenvolvimento de circuitos lógicos.		
<b>PROCEDIMENTOS DIDÁTICOS</b>		
A disciplina será desenvolvida mediante aulas expositivo-dialogadas quando serão apresentados os conteúdos curriculares teóricos e através de atividades de laboratório. Serão utilizados os seguintes recursos: quadro branco, computador, projetor multimídia e equipamentos do laboratório de eletrônica (fonte de tensão, gerador de funções e osciloscópio).		

# PLANO DE ENSINO

FICHA Nº 2 (variável)

## FORMAS DE AVALIAÇÃO

Provas (60%) – 01/10/2013, 05/11/2013 e 10/12/2013

Laboratório (40%) - semanal

Segunda chamada: 13/12/2013

Exame: 17/12/2013

## BIBLIOGRAFIA BÁSICA (3 títulos)

1) Sistemas Digitais – Princípios e Aplicações. Ronald J. Tocci, Neal S. Widmer e Gregory L. Moss

2) Eletrônica Digital– James W. Bignell e Robert Donovan

3) Digital Electronics and Design with VHDL – Volnei A. Pedroni, 2008

## BIBLIOGRAFIA COMPLEMENTAR (2 títulos)

1) Introdução aos Sistemas Digitais - Milos Ercegovac, Tomas Lang e Jaime Moreno.

2) Analysis and design of digital integrated circuits: in deep submicron technology – HODGES, D. A.; JACKSON, H. G, 2004.

**Professor da Disciplina:** \_\_\_\_\_

**Assinatura:** \_\_\_\_\_

**Chefe de Departamento:** \_\_\_\_\_

**Assinatura:** \_\_\_\_\_

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada