



Ficha 2 (Período Especial – Resolução Nº65/2020-CEPE)

Disciplina: Eletrônica Analógica II						Código: TE329	
Natureza: (X) Obrigatória () Optativa		(X) Semestral () Anual () Modular					
Pré-requisito: não tem		Co-requisito: não tem		Modalidade: () Presencial (X) Totalmente EaD () % EaD*			
CH Total: 60 CH semanal: 06	Padrão (PD): 60	Laboratório (LB): 0	Campo (CP): 0	Estágio (ES): 0	Orientada (OR): 0	Prática Específica (PE): 0	Estágio de Formação Pedagógica (EFP): 0
EMENTA (Unidades Didáticas)							
Resposta em frequência de amplificadores. Amplificadores operacionais: resposta em frequência, não-linearidades, não-idealidades. Realimentação. Amplificadores diferenciais, osciladores. Amplificadores de potência. Amplificadores com múltiplos estágios. Filtros ativos.							
Justificativa para oferta à distância							
A disciplina tem caráter conceitual e teórica, sem atividades práticas em Laboratório. Desta forma pode ser adaptada sem grandes obstáculos ao Ensino Remoto Emergencial previsto no “Período Especial” pela Resolução Nº 59-2020-CEPE com interação docente/estudante realizada totalmente de forma remota.							
PROGRAMA (itens de cada unidade didática)							
Revisão de eletrônica analógica I. Amplificadores de múltiplos estágios. Amplificadores diferenciais. Espelhos de corrente. Amplificadores com carga ativa. Amplificadores operacionais de tensão. Amplificadores operacionais de transcondutância. Referências de tensão. Introdução a filtros. Ressonância. Filtros de primeira ordem. Filtros biquadráticos. Filtros ativos usando integrador com amp-op. Filtros ativos usando integrador Gm-C. Filtros com capacitores chaveados. Resposta em frequência de amplificadores. Aproximações de filtros. Síntese de filtros. Introdução a realimentação negativa. Realimentação tensão-tensão. Realimentação corrente-corrente. Realimentação corrente-tensão. Realimentação tensão-corrente. Estabilidade de amplificadores. Casamento de impedâncias. Parâmetros de redes. Ganhos de potência. Métricas de distorção. Estabilidade. Ruído em amplificadores. Amplificadores de baixo ruído. Introdução a amplificadores de potência. Excursão de sinal em amplificadores de potência. Classes de amplificadores de potência. Topologias de amplificadores de potência. Osciladores. Misturadores.							
Observação: – Todos os itens serão ofertados excepcionalmente na modalidade EaD conforme previsto na Resolução Nº 59-2020-CEPE.							
OBJETIVO GERAL							
Capacitar o estudante a analisar e projetar circuitos eletrônicos como amplificadores, osciladores e filtros.							
OBJETIVOS ESPECÍFICOS							
O estudante deverá ser capaz de analisar o comportamento de diferentes topologias de amplificadores de pequenos sinais e amplificadores de potência, em termos de métricas como ganho, impedância de entrada, impedância de saída e linearidade e de projetar amplificadores com estas características. O estudante deverá ainda ser capaz de analisar e projetar filtros ativos e osciladores realizados com transistores bipolares ou MOSFETs.							

PROCEDIMENTOS DIDÁTICOS

A disciplina será desenvolvida por meio de aulas semanais, assíncronas, pré-gravadas, a serem disponibilizadas para os participantes regularmente matriculados na disciplina. O participante terá a opção de assistir a aula imediatamente ou a qualquer momento que tenha disponibilidade.

Cada aula terá associada uma tarefa, na forma de um questionário, a ser respondido pelo participante de forma individual e previamente a reunião virtual semanal de tutoria.

Para fins de avaliação e aprofundamento dos conteúdos, serão propostas atividades de simulação computacional e resolução de exercícios teóricos, a serem realizadas remotamente.

Cronograma:

As atividades serão desenvolvidas no período de **03/11/2020 à 13/02/2021**.

a) Sistema de comunicação:

O *Ambiente Virtual de Aprendizagem* (AVA) será a plataforma Microsoft® TEAMS, disponível gratuitamente para todos os estudantes com registro ativo na UFPR. Através deste AVA serão disponibilizadas as aulas gravadas, textos auxiliares e *links* para vídeos de apoio disponíveis na plataforma YouTube. A Reunião Virtual Semanal para tutoria e o envio de tarefas será também através desta plataforma.

b) Participação na Disciplina:

Serão cadastrados no grupo “TE329 – Eletrônica Analógica II” da plataforma Microsoft® TEAMS unicamente os alunos com matrícula regularmente realizada na disciplina TE329 através da Coordenação do Curso de Engenharia Elétrica, no Período Especial previsto na Resolução Nº 65/2020-CEPE

c) Tutoria:

O professor responsável pela disciplina atuará como tutor.

A tutoria será realizada na forma de uma Reunião Virtual Semanal, na plataforma Microsoft® TEAMS, **as quintas-feiras com início às 9h30 horas**. Os participantes serão orientados a enviar suas dúvidas antecipadamente por escrito através do grupo da disciplina na plataforma Microsoft® TEAMS, sendo a resposta do professor-tutor preferencialmente realizada na Reunião Virtual Semanal.

d) Material didático:

As aulas serão gravadas a partir de apresentações já existentes da disciplina ofertada na forma presencial, de autoria do próprio docente. O material original sofreu adaptações para o Ensino à Distância na forma de maior detalhamento dos textos e acréscimo da voz e vídeo do docente como narrador. As figuras inseridas nos slides são de autoria própria dos professores e/ou têm como fontes os livros indicados na bibliografia.

e) Requisitos digitais:

Para participar das atividades da disciplina o estudante deverá ter acesso a computador, *notebook* ou *desktop*, ou ainda a *tablet*, com acesso à Internet em banda larga. Não é necessária aquisição ou instalação de nenhum *software* em especial, uma vez que todos alunos da UFPR têm acesso gratuito ao pacote *Microsoft® Office para Web*. Recomenda-se que a participação na Reunião Virtual Semanal seja feita com o uso de computador, mas pode ser feita – caso necessário – através de *smartphone* onde seja instalado previamente o aplicativo Microsoft® TEAMS, disponível gratuitamente para as plataformas Android e iOS.

Para o cadastramento dos participantes na plataforma Microsoft® TEAMS e obter acesso gratuito ao pacote *Microsoft® Office para Web* é obrigatório ao aluno ter um **e-mail institucional da UFPR**, na forma seunome@ufpr.br. Os alunos que porventura não tiverem ainda seu e-mail institucional devem obtê-lo gratuitamente acessando ao serviço da AGTIC (Agência de Tecnologia da Informação e Comunicação) da UFPR pelo *link*: <https://intranet.ufpr.br/intranet/public/solicitacaoEmail!inputFormCPF.action>

Para as atividades de simulação, serão utilizadas as ferramentas computacionais *ADS* e *Cadence*. O acesso as ferramentas é feito através do acesso remoto a um servidor do Departamento de Engenharia Elétrica. Os estudantes regularmente matriculados na disciplina receberão login e senha personalizados para acesso ao servidor.

Estudantes que fazem parte dos programas de assistência estudantil da UFPR e estudantes com comprovação de vulnerabilidade socioeconômica e falta de acesso digital serão contemplados com editais específicos coordenados pela Pró-reitoria de Assuntos Estudantis (PRAE) da UFPR.

f) Atividade de Ambientação:

A primeira aula da disciplina será dedicada à ambientação dos participantes com a plataforma Microsoft® TEAMS e as descrição das ferramentas para visualização das aulas, participação na Reunião Virtual Semanal e envio das tarefas.

g) Controle de frequência das atividades:

A postagem das atividades propostas será computada na frequência do aluno.

FORMAS DE AVALIAÇÃO

- A **Média Parcial** ($m_{parcial}$) será uma composição das notas obtidas nos questionários relativos a cada vídeo-aula e nos relatórios das atividades de simulação e/ou resolução de exercícios teóricos, com o seguinte peso:
 - Média Aritmética das notas obtidas nos *Questionários*: 40% da $m_{parcial}$
 - Média Aritmética das notas obtidas nos *Relatórios*: 60% da $m_{parcial}$
- Atividades postadas fora do prazo são penalizadas com a perda de 20% da nota.
- A **Média Parcial** ($m_{parcial}$) será calculada pela média ponderada das notas obtidas nas atividades, através de:

$$m_{parcial} = (0,4 * média_{questionários} + 0,6 * média_{relatórios})$$

- A partir do cálculo da **Média Parcial** ($m_{parcial}$), tem-se os participantes **Aprovados por média** no caso de $m_{parcial} \geq 70$ e a **Média Final** (m_{final}) terá o mesmo valor da **Média Parcial** ($m_{parcial}$).
- Os participantes cuja **Média Parcial** ($m_{parcial}$) seja inferior a 70 porém igual ou superior a 40 ($40 \geq m_{parcial} \geq 70$) será dada a oportunidade da redação de um Trabalho Extra, com tema a ser definido, ao qual será atribuída uma nota (t_{extra}) entre zero e 100. Neste caso a **Média Final** (m_{final}) será obtida através de:

$$m_{final} = \frac{m_{parcial} + t_{extra}}{2}$$

- Participantes cuja **Média Parcial** ($m_{parcial}$) for inferior a 40 serão considerados REPROVADOS, sem direito ao Trabalho Extra.
- **A frequência mínima para aprovação deve ser maior ou igual a 75%** (a postagem das atividades propostas será computada na frequência do aluno).

BIBLIOGRAFIA BÁSICA

RAZAVI, Behzad. Fundamentos de microeletrônica. Rio de Janeiro: LTC, 2010. 728p., il. Inclui referências e índice. ISBN 9788521617327 (broch.).
SEDRÁ, Adel S; SMITH, Kenneth C. Microeletrônica. 5. ed. São Paulo: Pearson / Prentice Hall, c2007. xiv, 848 p., il. Inclui bibliografia e índice. ISBN 9788576050223 (broch.). BOYLESTAD, Robert L.; NASHELSKY, Louis. Dispositivos eletrônicos e teoria de circuitos. 8. ed. São Paulo: Pearson Education do Brasil, c2004. xviii, 672p., il., tabs. Apêndice. ISBN 8587918222 (Broch.).

BIBLIOGRAFIA COMPLEMENTAR

Richard C. Jaeger, Travis N. Blalock, Microelectronic circuit design — 4th ed. McGraw-Hill, 2011.
HORENSTEIN, Mark N. Microeletrônica circuitos & dispositivos. Rio de Janeiro: Prentice-Hall do Brasil, 1996. xv, 689 p., il. Inclui bibliografia e índice. ISBN 8570540485 (broch.).
MILLMAN, Jacob; GRABEL, Arvin. Microeletrônica. 2. ed. Lisboa: McGraw-Hill, 1991-1992. 2v. (1134 p.), il. Inclui bibliografia e apêndices. LUDWIG, Reinhold; BRETCHKO, Pavel. RF circuit design: theory and applications. Upper Saddle River, NJ: Prentice-Hall, c2000. xiv, 642 p., il, + CD-ROM. Inclui referências bibliográficas e índice. ISBN 0130953237 (enc.).
GRAY, Paul R.; MEYER, Robert G. Analysis and design of analog integrated circuits. 3rd. ed. New York: J. Wiley, c1993. 792p., il. ISBN 0471574953 (enc.).

Professores da Disciplina: André Augusto Mariano
Documento assinado digitalmente

Chefe de Departamento: Luiz Antonio Belinaso
Documento assinado digitalmente