



## Ficha 2 (variável)

Disciplina: Eletrônica Digital						Código: TE314	
Natureza: (X) Obrigatória ( ) Optativa		(X) Semestral ( ) Anual ( ) Modular					
Pré-requisito:		Co-requisito:	Modalidade: ( ) Presencial (X) Totalmente EaD ( ) ..... % EaD*				
CH Total: 60 CH semanal: 04	Padrão (PD): 60	Laboratório (LB): 0	Campo (CP): 0	Estágio (ES): 0	Orientada (OR): 0	Prática Específica (PE): 0	Estágio de Formação Pedagógica (EFP):
<b>EMENTA</b>							
Sistemas de numeração e códigos. Álgebra Booleana. Portas lógicas. Representação e minimização de funções lógicas. Sistemas digitais combinacionais e sequenciais. Flip-flops. Registradores e Contadores. Circuitos aritméticos. Dispositivos de Memórias. Famílias lógicas e Circuitos Integrados.							
<b>PROGRAMA</b>							
1. Sistemas de Numeração: Conceitos; Conversão de bases; Sistemas de numeração binário, hexadecimal e octal; Aritmética binária.							
2. Códigos Binários: Códigos numéricos; Códigos não numéricos.							
3. Álgebra Booleana: Operações básicas; Princípios e teoremas; Portas lógicas; Expressões lógicas; Circuitos lógicos; Estruturas de dois níveis de portas NAND/NOR.							
4. Funções Lógicas: Soma de produtos; Produto de somas; Análise e síntese de funções lógicas; Mapa de Karnaugh; Método de Quine-McCluskey; Funções não especificadas completamente.							
5. Circuitos Combinacionais: Conceitos; Codificador; Decodificador; Comparador; Multiplexador; Demultiplexador; Somador; Subtrator.							
6. Circuitos de Memória: Latch SR; Latch D; Flip Flops SR, JK, D e T.							
7. Registradores: Registrador de transferência; Registrador de deslocamento; Contadores assíncronos.							
8. Circuitos Sequências: Diagrama de transição de estados; Máquinas de estados; Contadores Assíncronos; Geradores e detectores de sequência de bits.							
<b>OBJETIVO GERAL</b>							
O aluno deverá ser capaz de fazer análise, projeto e síntese de circuitos lógicos.							
<b>OBJETIVO ESPECÍFICO</b>							
Analisar circuitos lógicos combinacionais e sequenciais. Realizar os procedimentos para síntese e minimização de funções lógicas. Projetar máquinas de estado e circuitos sequenciais.							

### PROCEDIMENTOS DIDÁTICOS

A disciplina ocorrerá no período de 20/09/2021 a 18/12/2021.

A disciplina será desenvolvida mediante aulas expositivo-dialogadas assíncronas, quando serão apresentados os conteúdos curriculares teóricos. Além disso, todas as quintas-feiras, das 13h30 às 14h30, serão realizadas reuniões síncronas para discussões e esclarecimento de dúvidas sobre os conteúdos apresentados nas aulas assíncronas.

- a) Sistema de comunicação: Moodle, Microsoft Teams, Microsoft Stream, Youtube, Google Drive.
- b) A professora responsável pela disciplina atuará como tutora. A tutoria será realizada na forma de uma reunião virtual semanal, na ferramenta Microsoft Teams, as quintas-feiras das 13h30 às 14h30.
- c) Material didático: As aulas serão gravadas em vídeo a partir de apresentações, incluindo a narração da professora. Os conteúdos apresentados têm como fonte a bibliografia básica da disciplina.
- d) Atividade de Ambientação: Na primeira aula da disciplina haverá a ambientação dos participantes com as ferramentas adotadas.
- e) Controle de frequência das atividades: A entrega dos exercícios propostos no final de cada aula assíncrona será utilizada como controle de frequência dos alunos.

### FORMAS DE AVALIAÇÃO

- A disciplina será avaliada através de 3 trabalhos.
- A nota final será dada pela média aritmética de todos os trabalhos.
- Em caso de plágio a nota atribuída será 0.
- Não serão aceitos trabalhos atrasados.

### BIBLIOGRAFIA BÁSICA

- 1) TOCCI, Ronald J. Sistemas Digitais: Princípios e Aplicações. 11. ed São Paulo: Pearson, 2011.
- 2) PEDRONI, Volnei A. Eletrônica Digital Moderna e VHDL. Rio de Janeiro: Elsevier, 2010.
- 3) MALVINO, Albert P.; LEACH, Donald P. Eletrônica Digital – Princípios e Aplicações. Vol I e II. São Paulo: McGraw-Hill.

### BIBLIOGRAFIA COMPLEMENTAR

- 1) NELSON, Victor P.; NAGLE, H. Troy; IRWIN, David.; CARROLL, Bill. Digital Logic Circuit Analysis & Design. Prentice Hall.
- 2) BREEDING, Kenneth J. Digital design Fundamentals. Prentice Hall, 1996.
- 3) TAUB, Herbert; SCHILLING, Donald. Eletrônica Digital. Mc Graw Hill.
- 4) COMER, David J. Digital Logic State Machine Design. Mc Graw Hill.
- 5) BIGNELL, James W.; DONAVAN, Robert. Eletrônica Digital. Cengage Learning, 2009.

**Professor da Disciplina:** Sibilla Batista da Luz França

**Assinatura:** \_\_\_\_\_

**Chefe de Departamento ou Unidade equivalente:** Luiz Antônio Belinaso

**Assinatura:** \_\_\_\_\_

\*OBS: ao assinalar a opção % EAD, indicar a carga horária que será à distância.