

SEMINÁRIOS DE APRESENTAÇÃO DE PROJETOS DE DISSERTAÇÃO

BANCA Nº 1 – SISTEMAS DE ENERGIA – 29/11/2017 às 09:30h na Sala PK-05

Membros da Banca:

Thelma Fernandes
Odilon Luis Tortelli
Roman Kuiava
Alexandre Rasi Aoki

Alunos:

- ANA PAULA F. CHIQUIM: “Aplicação do Fluxo de Potência Ótimo para Corte Seletivo de Carga em Redes de Distribuição”.
- BRYAN A. S. AMBRÓSIO: “Cálculo não Iterativo para Determinação das Tensões Nodais em Sistemas de Distribuição.”
- CARLA E. O. DE MORAES: “Projeto Coordenado das Malhas de Controle de VAR/FP e de Amortecimento de Geradores Síncronos Distribuídos.”
- DIEGO ANTONIO BOSA: “Gerenciamento de Riscos e Otimização de Carteira de Contratos de Compra e Venda de Energia Elétrica”.
- JEFFERSON A. C. MATIAS: “Viabilidade técnica-econômica para implantação de sistema fotovoltaico com armazenamento de energia em baterias para edificações em baixa tensão”.
- PABLO L. CHEN WIELER: “Fluxo de Potência Ótimo com Critérios de Segurança Dinâmica Frente a Multi-Contingências”.

BANCA nº2 – SISTEMAS DE ENERGIA – 29/11/2017 às 09:30h na Sala PL-07

Membros da Banca:

João Américo Vilela
Clodomiro Unsihuay-Vila
Elizete Maria Lourenço

Alunos:

- ANDRE DE SOUZA LEONE: "Projeto e Implementação de um Inversor Três portas Isolado com Comutação Suave".
- GABRIEL A. DE OLIVEIRA: “Programação Diária da Operação Integrada de Microrredes e Redes de Distribuição Inteligentes Considerando o Gerenciamento pelo Lado da Demanda”.
- LEONEL J. MUTHEMBA: “Planejamento de Expansão de Redes de Distribuição Ativas Considerando Incertezas da Geração e da Demanda”.
- PIETRO DI BERNARDO N. “Inversor de Tensão Trifásico de 45KVA com Controle Vetorial”.
- TIAGO PADILHA FOLETTO: “Modelagem Reduzida para Representação de Subestações na Formulação do Problema de Fluxo de Potência”.

BANCA Nº 3 – SISTEMAS ELETRÔNICOS – 04/12/2017 às 14:00h na Sala PK-01

Membros da Banca:

Leandro Coelho
Gideon V. Leandro

Gustavo Oliveira

Alunos:

- GABRIEL H. B. ANDRADE: "Paradigmas de Aprendizado de Máquina Aplicados em Reconhecimento Facial".
- GUILHERME F. DA SILVA: "Nova Abordagem de Rede Neural Convolutiva Profunda Aplicada ao Aprendizado de Padrões de Movimento da Capoeira".
- LUÍS FELIPE NOGOSEKE: "Aplicação de Computadores Neurais Diferenciáveis na Resolução de Problemas de Processamento de Linguagem Natural".
- RENATO S. DORIGHELLO: "Avaliação e Comparação de Algoritmos da Classe Matrix Pencil em Sistemas Elétricos de Potência".

BANCA Nº 4 – SISTEMAS ELETRÔNICOS – 01/12/2017 às 09:30h na Sala PK-01

Membros da Banca:

Marlio Bonfim
Eduardo Parente
André Mariano
Cesar Dartora

Alunos:

- ALEX M. F. DE ANDRADE: "Modelagem de Circuitos Elétricos com Efeito de Memória através do Cálculo Fracionário".
- IGOR THONKE RODRIGUES: "Aquisição de Sinais para Próteses Eletromiográficas".
- JOSÉ VICTOR JUNIOR: "Misturador de RF com Banda Larga e Alta Eficiência Energética em Tecnologia CMOS".
- NATALIA PEREIRA MENEZES: "Estudo e Caracterização de Dispositivos Orgânicos Multicamada para Transistores de Efeito de Campo".
- RAFAEL D. GONÇALVES: "Sistema não Evasivo para Monitoramento de Bruxismo Noturno".
- RAIFF SALES DA FONSECA: "Medição de Impedância com Sensores Capacitivos Interdigitais".

BANCA Nº 5 – TELECOMUNICAÇÕES – 29/11/2017 às 13:30h na Sala PK-03

Membros da Banca:

Eduardo Lima
Carlos Pedroso
Cesar Dartora

Alunos:

- ANA PAULA ALVES TORRES: "Análise de Propagação de Sinal em Meio Inóspito por Adaptação do Modelo de Lee-Okumura-Hata com Aplicação na Região Urbana do Centro de Guaratuba".
- CARLOS E. M. ALVARADO: "Técnica de redução do fator de crista aplicada a amplificadores de potência saturados."
- MARCELO F. DE OLIVEIRA: "Modelagem de Capacitâncias Intrínsecas de Transistores FET pelo Método dos Mínimos Quadrados Iterativo".
- RICARDO A. S. CAVALHEIRO: "Pré-Distorção Digital e Modelagem Comportamental de Amplificadores de Potência Baseadas na Combinação de Modelos sem Memória e com Memórias de Curta e Longa Duração".
- WLADIMIR G. DE MORAIS: "Impacto do Gerenciamento Ativo de Filas em Redes IP com Streaming Adaptável de Conteúdo de Vídeo H.265/HEVC e MPEG-DASH".
- LUIS SCHUARTZ: "Linearização de Amplificadores de Potência com Controle de Ganho Discreto".